REPUBLIQUE FRANÇAISE



21

# BREVET D'INVENTION

## **CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION**

# COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le 0 4 NOV. 2003

Pour le Directeur général de l'Institut national de la propriété industrielle Le Chef du Département des brevets

Martine PLANCHE

INSTITUT
NATIONAL DE
LA PROPRIETE
INDUSTRIELLE

SIEGE 26 bis, rue de Saint Petersbourg 75800 PARIS cedex 08 Téléphone : 33 (0)1 53 04 53 04 Télécopie : 33 (0)1 53 04 45 23 www.inpi.fr THIS PAGE BLANK (USPTO)



## **BREVET D'INVENTION CERTIFICAT D'UTILITÉ**

Code de la propriété intellectuelle - Livre VI

### **REQUÊTE EN DÉLIVRANCE** page 1/2



bis, rue de Saint Pétersbourg 300 Paris Cedex 08			REQUÊTE EN DÉLIVRANCE	<b>PR</b> 1		
léphone : 33 (1) 53 04	1 53 04 Télécopie : 33 (1) 42 94 8	6 54	page 1/2			
			Cet imprimé est à remplir lisiblement à l'encre ne	oire DB 540 + W / 210		
Réservé à l'INPI ATE 69 INPI LYON 0215894			1 NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE			
			Cabinet LAURENT & CHARRAS 20 Rue Louis Chirpaz			
I° D'ENREGISTREMENT IATIONAL ATTRIBUÉ PAR	LINDI		BP 32	:		
ATE DE DÉPÔT ATTRIBU		2002	69131 ECULLY CEDEX	 <u></u> .		
AR L'INPI	1 0 520.		· ·	_		
<b>Vos références p</b> (facultatif) S93-E			•	•		
	ın dépôt par télécopie	N° attribué pa	r l'INPI à la télécopie			
2 NATURE DE		enter a compression de la compression della comp	4 cases suivantes			
Demande de		X				
	certificat d'utilité					
Demande divi				-		
	Demande de brevet initia	le N°	Date LILI-L	1 1 1		
ou demande de certificat d'utilité initiale			Date Li Li	<u>i i i i i i i i i i i i i i i i i i i </u>		
	on d'une demande de	<u>"</u> -				
	en Demande de brevet initia	le N°	Date :	<u>i i i i                              </u>		
4 DÉCLARATION	ON DE PRIORITÉ	Pays ou organisat	•			
OU REQUÊT	E DU BÉNÉFICE DE	Date	· · · · · · · · · · · · · · · · · · ·			
LA DATE DE	DÉPÔT D'UNE	Pays ou organisat	N°			
DEMANDE A	ANTÉRIEURE FRANÇAISE	Pays ou organisat				
	•	Date	N°			
the state of the last of the state of the st			autres priorités, cochez la case et utilisez l'			
DEMANDE	IR (Cochez l'une des 2 case					
Nom ou dénomina	tion sociale	SOCIETE FRA	NCAISE DE DETECTEURS INFRAROUC	3ES-SOFRADIR		
Prénoms						
Forme juridique		Société à Resi	oonsabilité Limitée			
N° SIREN		3 3:4 8 3 5	7.0 9]			
Code APE-NA	\F					
Domicile	Rue	43/47 Rue Can	nille Pelletan	•		
ou	Code postal et ville	19 2 2 9 01 0	HATENAY MALABRY			
siège	Pays	France	TRACTION OF STREET			
Nationalité	1	Française	· · · · · · · · · · · · · · · · · · ·			
	one (facultatif)		N° de télécopie (facultatif)			
Adresse élec	tronique efacultatif)		artin de la companya	Nimanimá Colta		
	• • • • • • • • • • • • • • • • • • • •	S'il y a plus	d'un demandeur, cochez la case et utilisez	l'imprimé «Suite		



# **BREVET D'INVENTION**CERTIFICAT D'UTILITÉ

# REQUÊTE EN DÉLIVRANCE page 2/2



No D.	SETIGIÉ DE 69 INPI 'ENREGISTREMENT ONAL ATTRIBUÉ PA	0215894			DB 540 W / 21050
6	MANDATAII	RE (silya herr)		199	
	Nom		VUILLERMOZ		
	Prénom		Bruno		
	Cabinet ou S	ociété	Cabinet LAUREN	IT & CHARRAS	
	N °de pouvo de lien contr	ir permanent et/ou actuel	92-2047-B		
	Adv	Rue	20 Rue Louis Ch BP 32	irpaz	
	Adresse	Code postal et ville	[6 9 11 13 11 EC	ULLY CEDEX	
		Pays	France		
		one (facultatif)	04.78.33.16.60		
		pie (facultatif)	04.78.33.13.82		
<u></u>		tronique (facultatif)			A Visit of the Residence of the Control of the Cont
7	INVENTEUR	R(S)	Les inventeurs so	ont nécessairement des	personnes physiques
		eurs et les inventeurs nes personnes	Oui  Non: Dans	ce cas remplir le formu	laire de Désignation d'inventeur(s)
8	RAPPORT D	DE RECHERCHE	Uniquement pour	une demande de brevi	et (y compris division et transformation)
		Établissement immédiat ou établissement différé	<b>X</b>		
	Paiement éc	helonné de la redevance (en deux rersements)	Uniquement pour Oui Non	les personnes physiques	effectuant elles-mêmes leur propre dépôt
9	RÉDUCTION DES REDEV		Requise pour l Obtenue antéri	eurement à ce dépôt pou	nes invention (joindre un avis de non-imposition) r cette invention (joindre une copie de la indiquer sa référence): AG
10		S DE NUCLEOTIDES CIDES AMINÉS	Cochez la case	si la description contient	une liste de séquences
	Le support é	lectronique de données est joint			
	séquences s	on de conformité de la liste de sur support papier avec le tronique de données est jointe s		* * · · · · · · · · · · · · · · · · · ·	-
		z utilisé l'imprimé «Suite», nombre de pages jointes			
TT.	OU DU MAI (Nom et qu Le Ma	E DU DEMANDEUR NDATAIRE valité du signataire ndataire ERMOZ Bruno (92-2047)		A -	VISA DE LA PRÉFECTURE OU DE L'INPI

La loi n°78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.

#### DISPOSITIF DE DETECTION DE RAYONNEMENTS ELECTROMAGNETIQUES.

L'invention concerne un dispositif pour la détection de rayonnements électromagnétiques, et en outre sa visualisation sous forme analogique.

Bien que l'invention qui suit soit plus particulièrement décrite en relation avec la détection de rayonnements infrarouges, la présente invention est également applicable au domaine de la détection de rayonnements visibles ou ultraviolets.

Le dispositif de l'invention met en œuvre des détecteurs thermiques de type microbolométrique. En effet, ce type de détecteurs est susceptible de fonctionner à température ambiante, c'est à dire sans la nécessité de refroidissement, contrairement au dispositif de type détecteurs quantiques, qui convertissent directement l'énergie du rayonnement capté en porteurs électriques libres.

15

20

25

30

35

Ce type de détecteur non refroidi met en œuvre la variation d'une propriété de l'un des matériaux qui les constitue en fonction de la température. Dans le cadre de la mise en œuvre de détecteurs bolométriques, cette propriété est la résistivité du matériau. De manière connue, un tel détecteur non refroidi associé pour chaque photosité ou pixel comporte :

- des moyens d'absorption du rayonnement, pour la conversion de ce dernier en chaleur;
- des moyens d'isolation thermique du détecteur, permettant à celui-ci de s'échauffer;
- des moyens de thermométrie, qui, dans le cadre d'un détecteur bolométrique utilise un élément résistif variable avec la température et ;
  - des moyens de lecture de signaux électriques issus des moyens de thermométrie, lesdits moyens de lecture intégrant une composante de prise de contact et de transport du signal du matériau bolométrique vers une composante d'exploitation du signal, en général de nature micro-électronique.

Dans le cadre de l'imagerie infrarouge, les détecteurs mis en œuvre sont généralement réalisés sous forme de matrices de détecteurs élémentaires, rapportés sur un substrat, le plus souvent constitué de silicium.

La mise en œuvre de tels dispositifs de détection bolométrique n'est pas sans générer des problèmes d'ordre technique.

Tout d'abord, les performances d'un tel détecteur bolométrique non refroidi dépendent des différents facteurs, parmi lesquels figure bien évidemment le matériau bolométrique mis en œuvre.

Ensuite, pour que ces détecteurs bolométriques puissent fonctionner, il convient de les polariser par un courant de polarisation. Or, sur une matrice de microbolomètres, on observe une dispersion sur la valeur de la résistance nominale des différents détecteurs, polarisés à la même tension constante. Cette dispersion a pour conséquence que le courant de la polarisation des microbolomètres n'est pas uniforme. Aussi, une première solution à ce problème a consisté à procéder à un ébasage global, par colonne de pixels, réalisé au moyen d'un microbolomètre thermalisé.

On a ainsi représenté au sein de la figure 1 un pixel (1) schématisé mettant en œuvre un détecteur bolométrique (2), polarisé au moyen d'un transistor (3) piloté en tension. La résistivité du détecteur (2) est proportionnelle à la quantité de rayonnement qu'il reçoit, ce qui se traduit par une variation de son courant de polarisation. Ce courant est issu d'un premier ébasage, dit ébasage global, au moyen d'un microbolomètre thermalisé (8) soumis à une tension d'ébasage V/Ebasage constante. Par thermalisé, on entend un microbolomètre dont la résistivité est constante et indépendante du rayonnement perçu. On parle également de microbolomètre aveugle.

15

20

25

30

35

A également été représentée au sein de cette figure la ligne (12) de sélection par ligne du pixel considéré, agissant sur un interrupteur (4), permettant l'acheminement du courant résultant du détecteur bolométrique (2) au niveau d'un CTIA (11) (selon l'expression anglo-saxonne « Capacity of Trans Impetence Amplifier »), chargé d'amplifier ledit signal et de le convertir en tension via une capacité d'intégration (15), avant son exploitation pour sa restitution sous forme notamment de signaux video.

Cet ébasage global induit la suppression des dispersions importantes du courant de polarisation des microbolomètres (2), induites par les dispersions de résistivité desdits détecteurs.

Le microbolomètres thermalisé (8) mis en oeuvre a pour conséquence que le courant intégré par le circuit de lecture dépende le plus possible du rayonnement infrarouge ou du rayonnement détecté, et non pas du courant de polarisation.

Pour autant, ce seul ébasage qualifié de global, ne suffit pas pour obtenir un signal de sortie satisfaisant. En effet, compte-tenu du mode de fabrication des détecteurs, bolométriques notamment, on observe que ceux-ci présentent des valeurs de résistance dispersées.

10

15.

20

Ainsi, pour un rayonnement et une capacité d'intégration déterminés, plusieurs microbolomètres peuvent atteindre la zone de saturation située en dehors de la plage de la dynamique de l'étage d'entrée du circuit de lecture. On a donc proposé d'adjoindre au dispositif d'ébasage global, un dispositif supplémentaire, appelé ébasage adaptatatif propre à chacun des pixels de la matrice du circuit de détection, ce qui revient à améliorer la dynamique de l'étage d'entrée.

Cette fonction d'ébasage adaptatif peut être réalisé en agissant sur la tension de grille du transistor VFID de polarisation du microbolomètre (voir par exemple document US-A-6 028 309).

On a également proposé, afin d'assurer cette fonction d'ébasage adaptatif, de rajouter pour chaque pixel un générateur de courant programmable (9), qui agit en parallèle avec le courant global de polarisation, générant un courant soustractif du signal généré par le détecteur, en fonction de la dispersion inhérente aux pixels considérés par rapport à un signal de référence, et stocké dans une mémoire associée. Dans ce cas, on stocke à l'extérieur du circuit de lecture et de détection, une information numérique représentative de la valeur de dispersion pour chacun des pixels.

Cet ébasage adaptatif par pixel est réalisé pendant la phase d'intégration, c'est à dire 25

d'acquisition de l'image, au moyen d'une source de courant programmable, également dénommé « DAC d'ébasage » (DAC = digital analog convertor : convertisseur numérique analogique). La résolution du DAC étant de 3 bits, il convient de stocker

pour chaque pixel la valeur d'ébasage binaire sur 3 bits appliqués.

30

35

Cette valeur est déterminée durant une phase de calibration qui se déroule de la manière suivante:

- une phase de référence bien déterminée est présentée à la matrice de détecteurs ;
- les données d'ébasage fournies au circuit avant intégration sont telles qu'aucun courant d'ébasage n'est injecté;
- la lecture et la conversion analogique numérique du signal vidéo issu de cette image sont réalisées grâce à un convertisseur analogique numérique;

les 3 bits de poids fort de chaque pixel sont stockées dans une mémoire externe au circuit de lecture.

Ainsi, lors du fonctionnement nominal du circuit, chaque phase d'intégration d'une ligne de la matrice est précédée d'une phase d'acquisition des données d'ébasage stockées dans la mémoire externe pour la ligne de pixels considérée. Le transfert des données entre la mémoire externe et le circuit de lecture s'effectue de manière séquentielle sur trois entrées numériques, c'est à dire que les 3 bits sont programmées en bit/pixel d'une même ligne.

10

15

25

30

35

Si la mise en œuvre d'un tel ébasage adaptatif donne satisfaction au niveau de la qualité des signaux ainsi détectés, transcrit sous forme analogique, en revanche, et cela ressort très distinctement de ce qui précède, il nécessite la mise en œuvre d'une mémoire externe, associée au circuit de détection/lecture, complexifiant de la sorte l'électronique du circuit de lecture et de détection.

En outre, selon ce procédé, la lecture des informations numériques représentatives des trois bits de poids fort propres à chaque pixel s'effectue pendant l'intégration analogique par lesdits détecteurs, générant un bruit supplémentaire au niveau du circuit de lecture. Cela ressort d'ailleurs très clairement du chronogramme représentatif de la lecture d'ébasage des dispositifs de l'art antérieur, et représenté en figure (2). Ce chronogramme correspond au synoptique illustré en figure 3. Ainsi, les trois bits de données d'ébasage externe, préalablement stockés dans la mémoire externe lors de la phase de calibration, sont transmis séquentiellement au circuit de lecture selon un rythme imposé par l'horloge pixel SYP. Ces données sont stockées temporairement dans une mémoire tampon interne, appelée LATCH, qui maintient les informations d'ébasage d'une ligne complète pendant toute la durée de l'intégration. Il ressort donc que d'un point de vue chronogramme, la lecture des données d'ébasage de la ligne n s'effectue pendant l'intégration de la ligne n-1 dans un registre à entrée série et à sortie parallèle. A la fin de la phase d'intégration, le passage à l'état haut du signal de synchronisation (ligne SYL) déclenche le transfert des données d'ébasage dans la mémoire tampon LATCH, et l'intégration de la ligne n peut ensuite commencer, lors du passage à l'état bas dudit signal de synchronisation SYL. Il n'y a donc pas immunité entre le traitement analogique et le traitement numérique des signaux au niveau du pixel et de la colonne à laquelle il appartient, notamment en phase d'écriture de la mémoire

Cela a pour conséquence une dégradation de la performance en bruit du circuit de lecture, qui doit rester compatible avec la caractéristique propre au détecteur (comprise entre  $250 \,\mu\text{V}$  et  $500 \,\mu\text{V}$ ).

Dans le synoptique de la figure 3, le convertisseur analogique numérique externe (ADC) code le signal vidéo sur trois bits lors de la phase de calibration. Dans cette configuration, c'est l'électronique de pilotage du circuit qui assure la gestion écriture/lecture des données d'ébasage au niveau de la mémoire externe et du circuit de lecture.

10

L'objet de l'invention est de s'affranchir de ces différents inconvénients. Elle propose notamment d'intégrer au niveau de chaque pixel la mémoire nécessaire au stockage de l'information propre à la dispersion de chacun de ceux-ci par rapport au signal de référence.

A ...

15

20

25

En d'autres termes, l'invention concerne un dispositif de détection de rayonnements électromagnétiques mettant en œuvre un circuit de détection associé à un circuit de lecture, le circuit de détection étant constitué d'une matrice de pixels de détection, chacun desdits pixels étant constitué d'un détecteur thermique de type bolométrique polarisé, et délivrant un courant électrique représentatif du rayonnement détecté, ledit courant étant contrôlé par un double ébasage, respectivement :

- un ébasage global réalisé au moyen d'un bolomètre thermalisé, assurant l'extraction dudit courant électrique, d'un premier courant de valeur constante inhérent à la polarisation dudit détecteur thermique,
- un ébasage adaptatif propre à chacun des pixels, réalisé au moyen d'un générateur de courant programmable, propre à chacun des pixels, générant un courant soustractif dudit courant, en fonction de la dispersion inhérente au pixel considéré par rapport à un signal de référence et stocké dans une mémoire associée.

30

Elle se caractérise en ce que ladite mémoire associée est intégrée au niveau de chacun desdits pixels.

Ce faisant, on intègre au niveau du circuit de lecture même un convertisseur analogique numérique, et la mémoire d'ébasage adaptatif, permettant de fait d'intégrer également la gestion des phases de calibration et de lecture des données d'ébasage.

Cela simplifie considérablement l'électronique de proximité du circuit de détection. Qui plus est, la phase de lecture des données de chacune des mémoires associées intervient entre la fin de l'intégration d'une ligne n et le début de l'intégration d'une ligne n+1.

5

Les commutations dans le pixel, liées à la lecture de la mémoire ne sont donc pas couplées avec la phase sensible d'intégration du courant par le dispositif dénommé CTIA, selon l'expression anglo-saxonne « Capacity of Trans Impetence Amplifier », c'est à dire un dispositif de conversion charge/tension d'un bout de colonne.

10

La manière de réaliser l'invention et les avantages qui en découlent ressortiront mieux de l'exemple de réalisation qui suit donné à titre indicatif et non limitatif à l'appui des figures annexées.

La figure 1 représente le schéma de principe d'un détecteur microbolométrique conforme à l'art antérieur.

La figure 2 représente un chronogramme représentatif de la mise en œuvre du détecteur de l'art antérieur.

La figure 3 est un schéma de principe général de fonctionnement du détecteur également conforme à l'art antérieur.

La figure 4 est une représentation du synoptique du détecteur conforme à l'invention.

La figure 5 est une représentation schématique simplifiée de la mémoire d'ébasage intégrée dans le pixel de détection, associée au dispositif d'amplification de lecture et d'écriture situé en bout de colonne.

La figure 6 est une représentation schématique du dispositif de lecture de la mémoire d'ébasage intégrée.

La figure 7 est un chronogramme représentatif de la lecture de la mémoire d'ébasage. La figure 8 est la représentation du circuit électronique mis en œuvre au niveau d'un pixel conforme au dispositif de détection de l'invention.

30

On a donc, en relation avec la figure 4, représenté un synoptique simplifié d'une colonne de deux pixels conforme à l'invention.

Les différents éléments intervenant dans ces pixels ont conservé les mêmes références numériques que celles en relation avec les figures de l'art antérieur décrit précédemment. Fondamentalement, lesdits pixels ont été représentés par deux rectangles à traits discontinus. Chaque pixel intègre, conformément à l'art antérieur, un détecteur microbolométrique (2), associé à un transistor (3), assurant la polarisation du détecteur. Ce transistor peut être fermé en (4) par le biais d'un signal électrique envoyé par le circuit de lecture par une connexion (12), induisant donc la fermeture sur une branche d'ébasage (13), qui comporte, de manière connue, un microbolomètre thermalisé (8) présentant une résistance thermique quasi nulle par rapport à la résistance thermique du microbolomètre de détection (2). Ce microbolomètre (8) est soumis à une tension d'ébasage représentée par l'expression en « V/EBASAGE ».

10

Cette branche d'ébasage (13) délivre un courant électrique destiné à venir se soustraire du courant de détection issu du détecteur microbolométrique (2), puis traité par le circuit de lecture (non représenté), dans lequel le courant électrique est converti en une tension par un convertisseur courant/tension (11) situé en bout de colonne.

15

En outre, et selon l'invention, un ébasage adaptatif propre à chacun des pixels est également mis en œuvre.

20

Il est constitué en l'espèce d'un générateur de courant programmable (9), générant également un courant soustractif du courant de détection issu du détecteur bolométrique (2), et intégré au niveau du convertisseur courant/tension (11).

25

Cette source de courant programmable, également dénommé DAC ébasage pour DAC « Digital Analog Convertor » c'est à dire « Convertisseur Numérique Analogique », dispose d'une résolution de trois bits stockées pour chaque pixel dans une mémoire associée.

Selon une caractéristique de l'invention, ces trois bits sont stockées au niveau de mémoires associées à chacun des pixels, tel qu'on peut bien l'observer sur la figure 4.

30

Ces mémoires sont typiquement constituées d'un inverseur tête-bêche, du type mémoire RAM statique.

35

Il est stocké dans ces mémoires trois bits de poids fort, représentatifs de la dispersion du signal de sortie du microbolomètre (2) auquel elles sont associées, et déterminés de la manière suivante.

Une scène de référence est présentée à la matrice de pixels, les données d'ébasage fournies au circuit de détection avant intégration étant telles qu'aucun courant d'ébasage n'est injecté.

La lecture et la conversion analogique numérique du signal vidéo issu de cette image sont réalisées au moyen d'un convertisseur analogique numérique et les 3 bits de poids forts de chaque pixel sont stockées dans les mémoires internes associées à chacun des pixels.

La phase de lecture des données est réalisée entre la fin de l'intégration d'une ligne n et le début de l'intégration d'une ligne n + 1.

Les commutations dans le pixel liées à la lecture de la mémoire ne sont donc pas couplées avec la phase sensible d'intégration du courant par le convertisseur courant/tension de fin de colonne. Ce faisant, cela permet de surmonter l'inconvénient lié à la coexistence de dispositifs analogiques à signaux de faible amplitude et de faible bruit avec des systèmes numériques à signaux de forte amplitude générant des perturbations qui limitent les performances du circuit. L'invention surmonte ainsi ces phénomènes en ne réalisant pas de commutations dans la partie numérique pendant les phases d'intégration et d'amplification de signaux analogiques sensibles. Ceci apparaît en outre très clairement à l'analyse comparative des chronogrammes des figures 2 (art antérieur) et 7 (invention) : en effet, dans le cas de l'art antérieur, et ainsi que déjà dit, la lecture des données de la ligne n a lieu pendant l'intégration de la ligne n-1, alors que dans le cadre de l'invention, celle-ci a lieu entre les phases d'intégration de la ligne n-1 et de la ligne n. Le gain en termes de performances en bruit du circuit de lecture s'avère ainsi significatif.

Selon l'invention, la mémoire interne, physiquement implantée au niveau pixel, est adressable par ligne et colonne avec les amplificateurs d'écriture et de lecture situés en bout de colonne (référence (14) sur la figure 4). Le synoptique de la figure 5 permet d'apprécier l'organisation en ligne et colonne du système conforme à l'invention. Les points mémoire au niveau pixel sont adressables en ligne par le signal logique SEL et les données sont écrites ou lues en bout de colonne via les amplificateurs de lecture et d'écriture, respectivement commandés par les signaux RD (commande de lecture) et WR (commande d'écriture).

Il ressort de la présente invention les avantages suivants :

15

20

25

30

35

L'intégration de la mémoire d'ébasage dans la surface du pixel permet tout d'abord de simplifier l'électronique de pilotage du circuit. Elle permet en outre d'améliorer l'immunité aux perturbations de la partie numérique du circuit par rapport à la partie analogique de lecture et de mise en forme du signal électromagnétique détecté, et notamment infrarouge.

森 恭 教 教 教 教 等 養

#### REVENDICATIONS

- 1. Dispositif de détection de rayonnements électromagnétiques, et notamment infrarouges, mettant en œuvre un circuit de détection associé à un circuit de lecture, le circuit de détection étant constitué d'une matrice de pixels (1) de détection, chacun desdits pixels étant constitué d'un détecteur thermique de type bolométrique (2) polarisé (3), et délivrant un courant électrique représentatif du rayonnement détecté, ledit coruant subissant un double ébasage, respectivement :
  - un ébasage global réalisé au moyen d'un bolomètre thermalisé (8), assurant l'extraction dudit courant électrique, d'un premier courant de valeur constante inhérent à la polarisation dudit détecteur thermique (2),
  - un ébasage adaptatif propre à chacun des pixels (1), réalisé au moyen d'un générateur de courant programmable (9), propre à chacun des pixels, générant un courant soustractif dudit signal, en fonction de la dispersion inhérente au pixel considéré par rapport à un signal de référence et stocké dans une mémoire associée,

caractérisé en ce que ladite mémoire associée est intégrée au niveau de chacun desdits pixels.

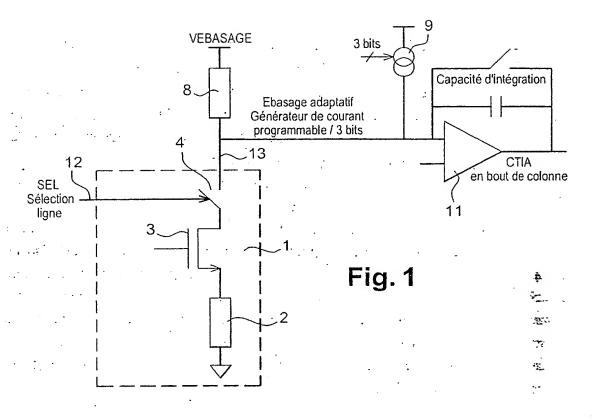
2. Dispositif de détection de rayonnements électromagnétiques selon la revendication 1, caractérisé en ce que la phase de lecture des données de chacune des mémoires associées auxdits pixels intervient entre la fin de l'intégration d'une ligne n et le début de l'intégration d'une ligne n+1 de la matrice desdits pixels.

25

5

10

15



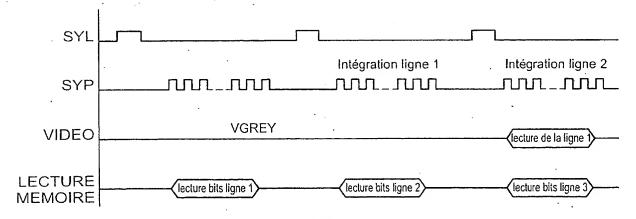


Fig. 2

153.4

.12



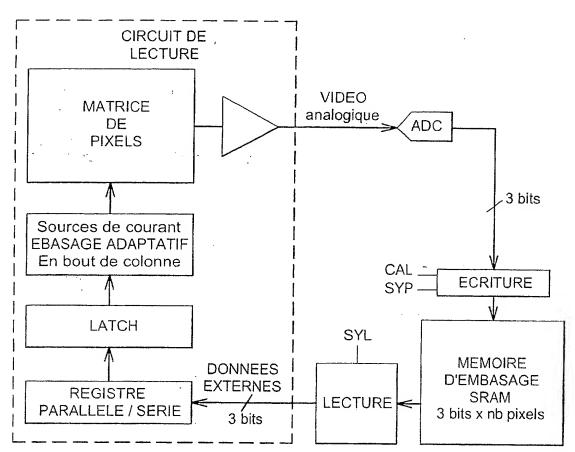
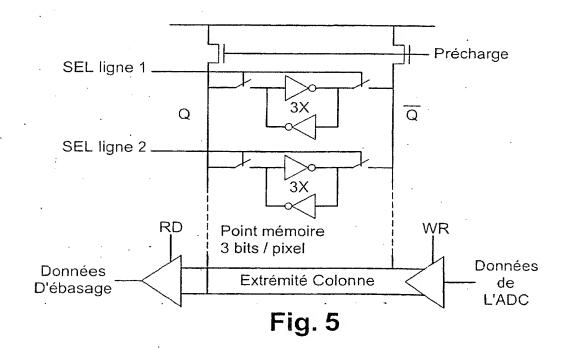
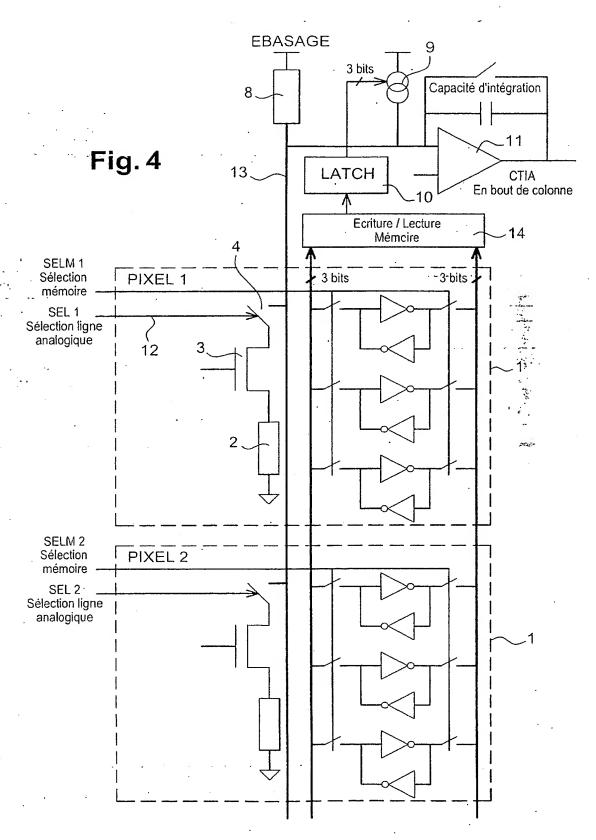


Fig. 3





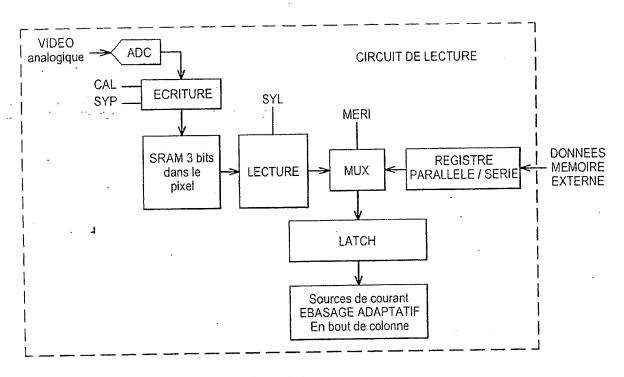
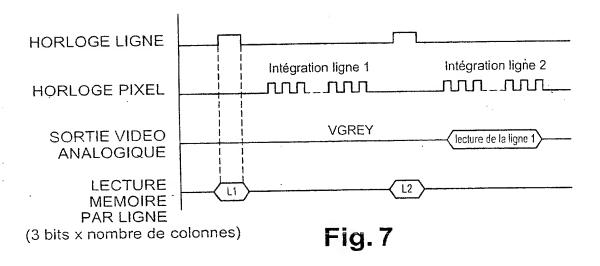
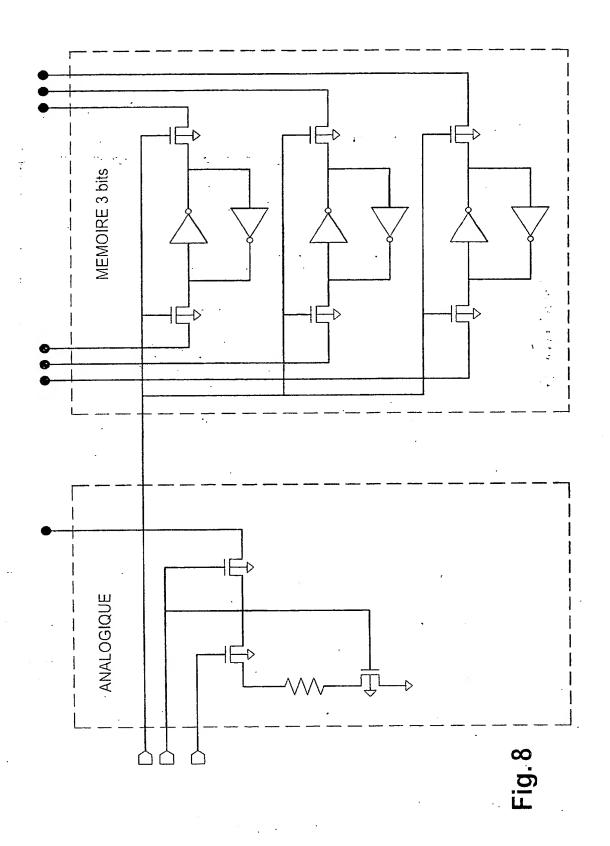


Fig. 6







# **BREVET D'INVENTION**

### CERTIFICAT D'UTILITÉ



Code de la propriété intellectuelle - Livre VI

# DÉSIGNATION D'INVENTEUR(S) Page N° 1.../1...

26 bis, rue de Saint Pétersbourg 75800 Paris Cedex 08

DÉPARTEMENT DES BREVETS

(À fournir dans le cas où les demandeurs et les inventeurs ne sont pas les mêmes personnes)

ohone: 33 (1) 53 04	l 53 04 Télécopie : 33 (1) 42 94 86	Cet imprimé est à remplir lisiblement à l'encre noire	DB 113 @ W / 2701			
s références p	our ce dossier (facultatif)	S93-B-19.752 FR				
N° D'ENREGISTREMENT NATIONAL		6915894				
TRE DE L'INVE	NTION (200 caractères ou es	paces maximum) ONNEMENTS ELECTROMAGNETIQUES	ः अर्थे			
E(S) DEMANDE SOCIETE FRA 13/47 Rue Car	NCAISE DE DETECTE	URS INFRAROUGES-SOFRADIR				
)2290 CHATE	NAY MALABRY					
DESIGNE(NT)	EN TANT QU'INVENTEUR	R(S):				
1 Nom		ROBERT				
Prénoms		Patrick				
Adresse	Rue	5 Montée d'Hurtières				
	Code postal et ville	[3:8:1:4:0] REAUMONT				
	partenance (facultatif)					
2 Nom						
Prénoms						
Adresse	Rue					
	Code postal et ville					
	partenance (facultatif)					
3 Nom						
Prénoms						
Adresse	Rue					
	Code postal et ville					
Société d'ar	ppartenance (facultatif)	plusieurs formulaires. Indiquez en haut à droite le N° de la page suivi c	iu nombre de nas			
DATE ET S DU (DES) I OU DU MA	IGNATURE(S) DEMANDEUR(S)					

La loi nº78-17 du 6 janvier 1978 relative à l'informatique, aux fichiers et aux libertés s'applique aux réponses faites à ce formulaire. Elle garantit un droit d'accès et de rectification pour les données vous concernant auprès de l'INPI.